

PCI Express 2.0ソリューション

トランザクション層、リンク層、物理層テストのための優れたテスト機器ラインナップ

PCI Expressは、ポイント・ツー・ポイント、高速化、少ないピン数などにより、今なお増加しているI/O帯域幅の増加要求に対応する第3世代のI/Oアーキテクチャです。この新しいアーキテクチャは、インターオペラビリティ（相互運用性）と適合性設計において新たな課題ももたらして

います。当社のデジタル・デバッグ/検証ソリューション、アナログ検証、コンプライアンス・ソフトウェア、デバイス評価ソリューションなどの包括的な統合ツール・セットは、このような設計問題をすばやく効果的に解決します。

トランザクション層

データ・リンク層

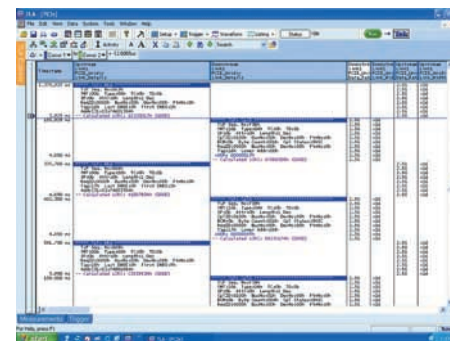
物理層

論理サブブロック

電気サブブロック

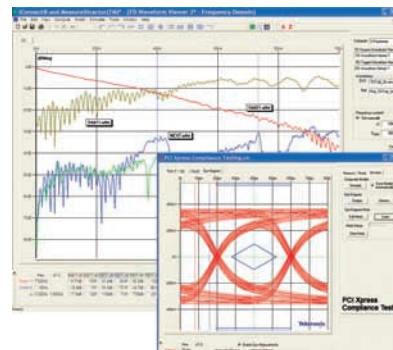
▶ デジタルの検証とデバッグ

- PCI Express 2.0のASPM (Active State Power Management) デバッグ
- L0s/L1
- リンク・トレーニングと初期化のデバッグ
- リンク速度のネゴシエーション (PCI Express 1.x ↔ PCI Express 2.0)
- リンク幅のネゴシエーション (アップトレーニング/ダウントレーニング)
- システム全体の確認のためのクロス・バス解析



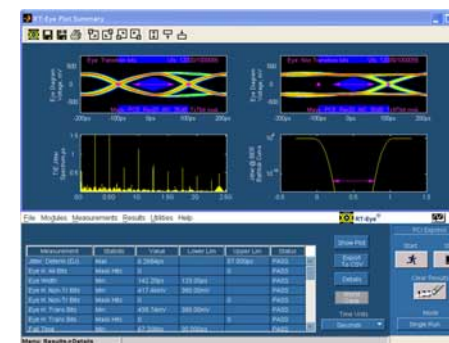
▶ デバッグと設計の検証

- リミット・テスト、マージン・テスト
- 振幅、タイミング、ジッタ測定
- レシーバ感度とレシーバ・トレランス・テスト



▶ 物理層のリンク解析

- 反射、伝送損失を含む伝送路障害の特性評価
- ケーブル、コネクタを含む、すべてのチャンネルのコンプライアンス・テストのためのSパラメータ測定

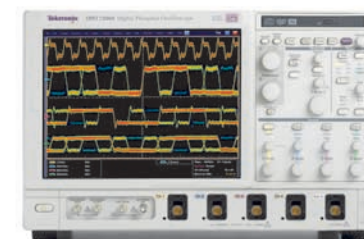
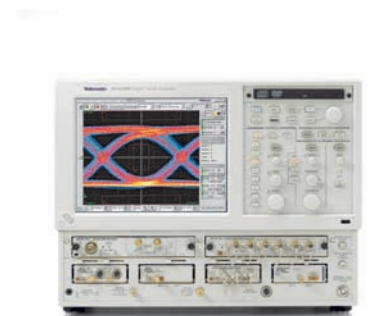


▶ コンプライアンス・テスト

- PCI Express 2.0適合性の取得
- 最新のPCI-SIGの電気テスト・プロシージャに対する信頼性の高いPCI Express コンプライアンス・テスト

デジタルの検証とデバッグ

トランザクション層、リンク層、物理層テストのための優れたテスト機器ラインナップ



TLA7000シリーズ・ロジック・アナライザとプローブ

- ▶ 物理層の論理サブブロックで最大16レーンのPCI Express 2.0データを取込み
- ▶ ASPM要件など、デバッグが困難な問題に対する強力なソリューション
- ▶ LOs終了の際、わずか10~12FTS (Fast Training Sequences) でビットロック
- ▶ 時間相関のとれたクロス・バス解析とデジタル/アナログ・データの相関により、優れたシステム観測が可能
- ▶ 優れたPCI Express 2.0プロービング

デバッグと設計の検証

DPO/DSA70000シリーズ・オシロスコープ、AWG7000シリーズ任意波形ジェネレータ、解析ソフトウェア

- ▶ 5次高調波捕捉で最高8GT/sにも対応する広帯域
- ▶ 4チャンネルすべてで差動のリファレンス・クロック測定とデータ測定が可能
- ▶ 長い記録長、優れたトリガ機能とプロービング・ソリューション
- ▶ 任意波形ジェネレータの優れたDAC性能により、レシーバのリミット・テスト、ストレス・テストを実環境の信号で実行可能

物理層のリンク解析

DSA8200型とIConnectソフトウェア

- ▶ シリアル・データ・ネットワーク解析：Sパラメータ測定のためのTDR (Time Domain Reflectometry)、信号バスの検証、コンプライアンス・テスト
- ▶ TDRソリューションに統合された最高の性能
- ▶ 高い信号忠実度による、高い測定精度と優れた測定再現性
- ▶ シリアル・データ・ネットワーク解析 (SDNA : Serial Data Network Analysis) のための簡単でコスト効果の高いソリューション

物理層コンプライアンス・テスト

DPO/DSA70000シリーズ・オシロスコープとコンプライアンス・テスト・ソフトウェア

- ▶ PCI Express 2.0設計の物理層コンプライアンス・テストのためのオシロスコープと測定ソフトウェア
- ▶ 外部プローブを必要としない、リファレンス・クロックとデータ信号を同時に取込める唯一のソリューション
- ▶ PCI Express 2.0テスト仕様に適合した十分なメモリ長と、1回の取込みで1M UIのシンボルを取込める唯一のソリューション
- ▶ シリアル・データ・コンプライアンス・テストの迅速なソリューション

詳細情報

当社は、最先端テクノロジーに携わるエンジニアのために、アプリケーション・ノート、テクニカル・ノートなどをご用意しています。当社ホームページ (www.tektronix.co.jp/pci_express) をご参照ください。



TEKTRONIXおよびTEKIは、Tektronix, Inc.の登録商標です。記載された商品名はすべて各社の商標あるいは登録商標です。

09/07 JS/WOW

55Z-18685-1