

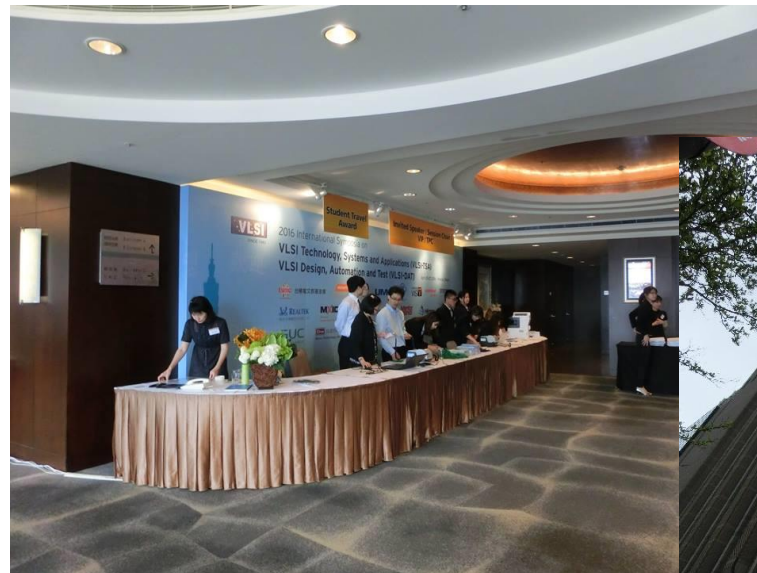
台灣出張報告

2016/04/25-27

群馬大学大学院 理工学府 電子情報部門
小林春夫研究室
○東野将史， 栗原圭汰

参加学会について

- 国際会議名
The 2016 International Symposium on VLSI Design, Automation and Test
(2016 VLSI-DAT)
- 場所
Ambassador Hotel, Hsinchu, Taiwan



DAC Linearity Improvement Algorithm With Unit Cell Sorting Based on Magic Square

Presenter: Masashi Higashino

**Division of Electronics and Informatics
Gunma University, Japan**

日本を出発@羽田空港



初日は時間が合ったので新竹巡り



とりあえず、色々なものを食べてみる

“肉まん”で有名なお店らしい
店主から「オオサカ？トキョウ？」と聞かれました



学会発表①



招待講演。
現地のメディア，企業
の方々が聴講しにき
ていました。
TSMCとか。

支給されたお弁当
食べやすかったです。
常温のコーラかスプラ
イトが付いてくる



学会発表②



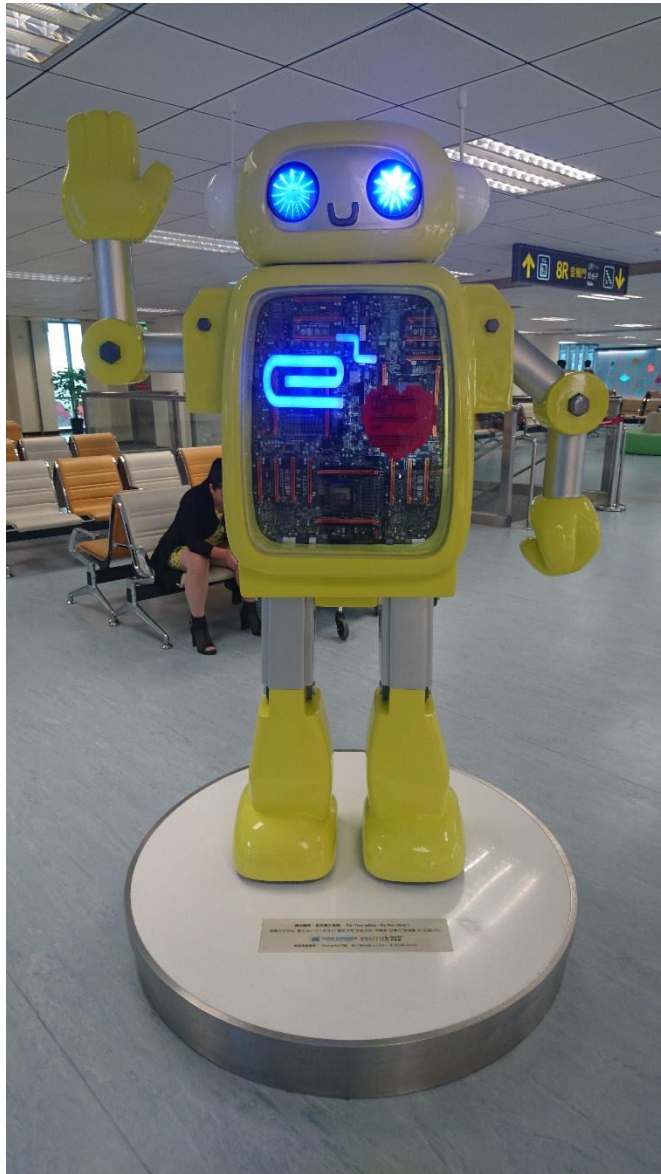
英語での発表は慣れませんね,,,,,
次に向けて頑張ります

口頭発表の採択件数が少ない中、
頑張ってきました。



Banquet





再見

学会だけでなく、台湾の産業
についても学ぶことができ、
充実した出張でした